

НАУЧНО-НАСТАВНОМ ВЕЋУ ЕЛЕКТРОТЕХНИЧКОГ ФАКУЛТЕТА У БЕОГРАДУ

У својству чланова комисије по расписаном конкурс за избор једног асистента са пуним радним временом за област Рачунарска техника и информатика, именоване на седници Изборног већа Електротехничког факултета од 12. марта 2013. године, подносимо Већу следећи

ИЗВЕШТАЈ

На расписани конкурс за асистента, објављен 27. марта 2013. године, пријавио се само један кандидат, маг. инж. Живојин Шуштран, који је приложио своју радну биографију и списак радова.

1. Биографски подаци

Живојин Шуштран је рођен 05. новембра 1987. године у Београду, где је завршио основну школу и гимназију. Током основног и средњег образовања је учествовао и освајао награде на многобројним такмичењима из хемије, математике и физике, међу којима је и једно међународно такмичење. Након завршетка основне школе и гимназије награђен је Вуковим дипломама.

Електротехнички факултет у Београду уписао је 2006. године, са максималним бројем бодова на пријемном испиту. Дипломирао је 14. октобра 2010. године на Одсеку за рачунарску технику и информатику, са просечном оценом 9,71. Дипломски рад одбранио је са оценом 10.

Дипломске академске студије - мастер је уписао 2010. године на Електротехничком факултету у Београду, модул за рачунарску технику и информатику. Студије је завршио 29. септембра 2012. године са просечном оценом 10. Докторске академске студије је уписао у новембру 2012. године на Електротехничком факултету у Београду.

Од маја 2011. године ангожован је при Катедри за рачунарску технику и информатику, где је изабран за сарадника у настави.

2. Научно-стручна делатност

Маг. инж. Живојин Шуштран је коаутор два рада на међународним конференцијама.

Предавање по позиву на скупу међународног значаја

- 1.1. Flynn, M., J., Mencer, O., Greenspon, I., Milutinović, V., Stojanović, S., Šuštran, Ž., Rakočević, G., Bojić, D., Tomašević, M., Vojović, M. "Control-Flow versus Data-Flow Supercomputers, and the Maxeler Programming Paradigm," ISCA, Tel Aviv, June 2013.

Радови саопштени на скуповима међународног значаја

- 1.1. Šuštran, Ž., Stojanović, S., Rakočević, G., Milutinović, V., Valero, M. "A Survey of Dual Data Cache Systems", Proceedings of IEEE International Conference on Industry Technology (ICIT), pp. 450-456, March 2012, Athens, Greece.
- 1.2. G. Rakočević, Ž. Šuštran, V. Milutinović, "A Modified Split Temporal/Spatial Cache," IEEE Multi-Conference on Systems and Control (MSC), pp. 190-195, October 2012, Dubrovnik, Croatia.

Пројекти

- 2.1. ETF Beograd, 2011-2012, "Boosting EU-Western Balkan Countries research collaboration in the Monitoring and Control area", EU FP7-ICT.

Анализа радова

Dual data cache (DDC) системи деле податке на основу уочене врсте приступа и примењују различите технике кеширања ради постизања бољих перформанси. Рад Живојина Шуштрана и коаутора предлаже таксономију ових решења и класификује их према усвојеним критеријумима. У другом раду предлаже се једна модификација интерне организације *Split Temporal/Spatial* кеша у циљу бољег прилагођења карактеристикама приступа. На основу увида у резултате кандидата може се рећи да је маг. инж. Живојин Шуштран показао склоност и способност за самосталан и тимски креативан научни и стручни рад.

3. Наставна делатност

Маг. инж. Живојин Шуштран је држао аудиторне и лабораторијске вежбе на редовним студијама из следећих предмета:

- Програмирање 1 (ЕТФ – ИР),
- Практикум из програмирања 1 (ЕТФ – ИР и СИ),
- Програмирање 2 (ЕТФ – ИР),
- Практикум из програмирања 2 (ЕТФ – ИР и СИ),
- Оперативни системи 1 (ЕТФ – ИР и СИ),
- Практикум из оперативних система (ЕТФ – ИР),
- Рачунарски ВЛСИ системи (ЕТФ – ИР),
- Пројектовање Софтвера (ЕТФ – ИР и СИ).

Маг. инж. Живојин Шуштран је био члан неколико комисија за одбрану дипломских радова.

Наставне, педагошке и остале школске делатности кандидат обавља савесно, успешно и квалитетно, а његов однос према студентима је добар и узоран.

4. Закључак и предлог

На конкурс за избор асистента са пуним радним временом за област Рачунарска техника и информатика јавно се само један кандидат, Живојин Шуштран, маг. инж. електротехнике и рачунарства. Из документације коју је приложио, Комисија констатује да кандидат испуњава све законске, формалне и суштинске услове наведене у конкурсу, као и све критеријуме који се уобичајено примењују приликом избора на Електротехничком факултету у Београду.

У свом досадашњем раду на Електротехничком факултету у Београду кандидат је показао да поседује високе квалитете за педагошки рад, као и склоност и способност за научни рад. Потписници овог реферата познају маг. инж. Живојина Шуштрана као вредног, педантног и поузданог сарадника, који се успешно развија у свестрану академску личност.


Комисија има задовољство и част да предложи Изборном већу Електротехничког факултета да маг. инж. Живојина Шуштрана изабере у звање асистента са пуним радним временом за област Рачунарска техника и информатика.

У Београду, 20. септембра 2013. године.

Чланови Комисије:


Др Јелица Протић, ван. проф.


Др Вељко Милутиновић, ред. проф.


Др Боривој Лазић, ред. проф. у пензији