

KOMISIJI ZA STUDIJE II STEPENA ELEKTROTEHNIČKOG FAKULTETA U BEOGRADU

Komisija za studije II stepena Elektrotehničkog fakulteta u Beogradu, na svojoj sednici održanoj 10.06.2014. godine, imenovalo nas je u Komisiju za pregled i ocenu master rada kandidata Tamare Paunović, dipl. inž. Elektrotehnike i računarstva, pod naslovom „Metod verifikacije čipa sa korisnički definisanim komunikacionim protokolom“. Nakon pregleda materijala komisija podnosi sledeći

IZVEŠTAJ

1. Biografski podaci o kandidatu

Tamara M. Paunović je rođena 14.05.1986. godine u Beogradu. Gimnaziju je završila u Beogradu sa odličnim uspehom. Elektrotehnički fakultet u Beogradu upisala je 2005. godine na Odseku za telekomunikacije i informacione tehnologije, smer audio i video tehnika. Diplomirala je septembra 2012. godine sa prosečnom ocenom 8,04 i ocenom 10 na diplomskom radu. Master studije na Elektrotehničkom fakultetu u Beogradu upisala je oktobra 2012. godine na Modulu za sistemsko inženjerstvo i radio komunikacije. Položila je sve ispite sa prosečnom ocenom 7,40.

2. Opis master rada

Master rad obuhvata 64 strane, sa ukupno 18 slika i 8 referenci. Unutar rada se nalaze i programski kodovi koji predstavljaju implementaciju verifikacije čipa sa korisnički definisanim komunikacionim protokolom. Rad sadrži uvod, tri poglavlja, zaključak (ukupno pet poglavlja).

Predmet rada je opis principa verifikacije čipa koji implementira korisnički definisan komunikacioni protokol, kao i sama implementacija postupka verifikacije. Implementacija je realizovana upotrebom System Verilog jezika i SimVision simulatora. Kompletan kod implementacije je priložen na CD-u usled obima koda.

U uvodnom poglavlju su opisani oblast, cilj i motivacija rada.

U drugom poglavlju su detaljno opisani opšti postupak i principi verifikacije, pri čemu su detaljno opisane verifikacione komponente, kao i faze procesa verifikacije dizajna tj. čipa.

U trećem poglavlju je opisana specifikacija komunikacionog protokola za koji je implementirana verifikacija u okviru ove teze.

U četvrtom poglavlju je dat detaljan opis implementacije verifikacije čipa sa korisnički definisanim komunikacionim protokolom koji je opisan u poglavlju 3. U okviru ovog poglavlja je prikazan i programski kod implementacije.

Potom je dat zaključak, u kome se rezimira značaj verifikacije čipova. Takođe je naglašeno da se prikazana implementacija može lako modifikovati i primeniti na druge komunikacione protokole. Na kraju rada data je literatura, sa 8 referenci, koja je korišćena prilikom izrade master rada.

3. Analiza rada sa ključnim rezultatima

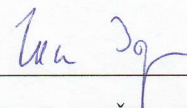
Master rad Tamare Paunović, dipl. inž. Elektrotehnike i računarstva, bavi se implementacijom verifikacije čipa koji implementira korisnički definisan komunikacioni protokol. Osnovni doprinosi rada su: 1) detaljan opis generalnog postupka i principa postupka verifikacije dizajna, odnosno čipova; 2) implementacija verifikacije čipa sa korisnički definisanim komunikacionim protokolom; 3) mogućnost primene realizovane implementacije (uz odgovarajuće modifikacije) i na druge komunikacione protokole.

4. Zaključak i predlog

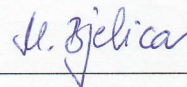
Kandidat Tamara Paunović, dipl. inž. Elektrotehnike i računarstva, je u svom master radu uspešno implementirala verifikaciju čipa sa korisnički definisanim komunikacionim protokolom. Ispoljila je dobro poznavanje oblasti verifikacije čipova, kao i visok stepen samostalnosti u radu na tezi. Na osnovu izloženog, Komisija predlaže Komisiji za studije II stepena Elektrotehničkog fakulteta u Beogradu da rad kandidata Tamare Paunović, dipl. inž. elektrotehnike, prihvati kao master rad i kandidatu odobri javnu usmenu odbranu.

Beograd, 12.09.2014. godine

Komisija:



Dr Zoran Čiča, docent



Dr Milan Bjelica, docent